

Δρ. Φώτης Κ. Λιοτόπουλος

Αθ. Διάκου 8, Διαβατά–Ιωνία, 57008 Θεσσαλονίκη.

Τηλ.: 2310-785.854, Κιν.: 693-66.48.656

E-mail: liotop@vtrip.net, liotop@eap.gr

URL: <http://Liotopoulos.info>

Στόχος:

Επαγγελματική θέση με δυνατότητα έρευνας και διδασκαλίας στις περιοχές Αρχιτεκτονικής Υπολογιστικών, Δικτυακών & Επικοινωνιακών Συστημάτων, Δικτυακών Τεχνολογιών και Διασυνδεδετικών Δικτύων, Μεταγωγικών Δικτύων Ευρείας Ζώνης, Ανάλυσης Απόδοσης και Σχεδιασμού Επικοινωνιακών Συστημάτων, Δικτυακής Διάδοσης Πολυμεσικών δεδομένων, Παράλληλων και Πολυεπεξεργαστικών Συστημάτων, Παράλληλης Επεξεργασίας.

Σπουδές:

Electrical and Computer Engineering, Madison, Wisconsin, USA
University of Wisconsin-Madison Μάιος 1996

Ph.D., Computer Engineering
Dissertation: Nonblocking Operation of 3-Stage Clos Networks
Επιβλέπων: Καθηγ. Suresh Chalasani
Βαθμός: 4.0 / 4.0

Computer Sciences, Madison, Wisconsin, USA
University of Wisconsin-Madison Δεκέμβριος 1991

M.Sc., Computer Architecture
Thesis: Issues in high-performance point-to-point hypergrids
Επιβλέποντες: Καθηγ. Guri Sohi & James R. Goodman
Βαθμός: 3.9 / 4.0

Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών Πάτρα
και Πληροφορικής, Πολυτεχνική Σχολή, Ιούλιος 1988
Πανεπιστήμιο Πατρών.

Δίπλωμα: **B.Sc.**, σε Αρχιτεκτονική Υπολογιστών
Διπλωματική Εργασία: Σχεδιασμός επεξεργαστικού στοιχείου
και διασυνδεδετικού δικτύου για ένα πολυεπεξεργαστικό
σύστημα βασισμένο στον transputer της INMOS.
Επιβλέπων: Καθηγ. Ν. Κανελλόπουλος
Βαθμός: 9.51 / 10, Σειρά: 2ος

24ο Λύκειο Θεσσαλονίκης Θεσσαλονίκη
Βαθμός απολυτηρίου: 19,75 / 20 Ιούνιος 1983

Πανελλαδικές κατατακτήριες εξετάσεις (βαθμός/σειρά): 1864 (2000) / 16ος

Προϋπηρεσία:

- ♦ 9/06 – σήμερα: *Διευθυντής Έρευνας & Τεχνολογικής Ανάπτυξης*, Virtual Trip ΕΠΕ.
- ♦ 10/01 – σήμερα: *Μέλος ΣΕΠ (Συνεργαζόμενο Επιστημονικό Προσωπικό)*, Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ), Τμήμα Πληροφορικής, (3 έτη προπτυχιακό ΠΛΗ21, 3 έτη μεταπτυχιακό ΠΛΣ51, Ψηφιακά Συστήματα, Αρχιτεκτονική Η/Υ, Μικροϋπολογιστές και Δίκτυα Η/Υ).
- ♦ 10/05 – 8/06: *Λέκτορας ΠΔ407/80*, Αριστοτέλειο Παν/μιο Θεσσαλονίκης, Τμήμα Ηλ/γων Μηχανικών & Μηχανικών Υπολογιστών. Διδασκαλία «Συστημάτων Υπολογιστών» (1^{ου} έτους).
- ♦ 9/05 – 8/06: *Διευθυντής Έρευνας (50% απασχόληση)*, Virtual Trip ΕΠΕ.

- ◆ 3/05 – 8/05: *Λέκτορας ΠΔ407/80*, Αριστοτέλειο Παν/μιο Θεσσαλονίκης, Τμήμα Ηλ/γων Μηχανικών & Μηχανικών Υπολογιστών. Διδασκαλία «Αρχιτεκτονικής Υπολογιστών» (3^{ου} έτους).
- ◆ 9/03 – 9/04: *Καθηγητής βαθμίδας Lecturer & Senior Lecturer*, Τμήμα Πληροφορικής, CITY College, Computer Sciences dept. (affiliated Institute of the Univ. of Sheffield, UK), Θεσσαλονίκη, (προπτυχιακά & μεταπτυχιακά τμήματα).
- ◆ 10/97 – 8/03: *Μηχανικός Η/Υ & Πληροφορικής. – Ερευνητής Γ' – ΥΕΜ4*, Ερευνητικό Ακαδημαϊκό Ινστιτούτο Τεχνολογίας Υπολογιστών (Ε.Α.Ι.Τ.Υ.), Παράρτημα Αθήνας. Από 1/1/99 Ερευνητής Γ' και Υπεύθυνος της Ερευνητικής Μονάδας 4 («Αρχιτεκτονικές Υπολογιστικών Συστημάτων και Δικτύων») του Ε.Α.Ι.Τ.Υ.
- ◆ 9/93-12/95: *Βοηθός Διδάσκοντα (Teaching Assistant)*, Τμήμα Electrical & Computer Engineering, Παν/μιο Wisconsin-Madison, 6 εξάμηνα, ECE-353, ECE-352, ECE-315, ECE/CS-752, ECE/CS-757, με τους καθηγ. S. Chalasani, K. Saluja, P. Ramanathan, D.L. Dietmeyer, C. Kime, R. Jain.
- ◆ 9/94-3/96: *Βοηθός Ερευνητή (Research Assistant)*, Τμήμα Electrical & Computer Engineering, Παν/μιο Wisconsin-Madison, 3 εξάμηνα, με τον καθηγ. S. Chalasani.
- ◆ 9/92-5/93: *Βοηθός Ερευνητικού Προγράμματος (Project Assistant)*, Τμήμα Νευροφυσιολογίας, Ιατρική Σχολή, Παν/μιο του Wisconsin-Madison, 2 εξάμηνα, με τον καθηγ. D. Geisler.
- ◆ 9/89-5/92: *Βοηθός Διδάσκοντα (Teaching Assistant)*, Τμήμα Computer Sciences, Παν/μιο του Wisconsin-Madison, 6 εξάμηνα, CS-132, Διαχείριση Συστημάτων και Λογισμικού σε Εργαστήριο Υπολογιστών, με τον καθηγ. E. Desautels.
- ◆ 9/88-5/89: *Ερευνητής* Ινστιτούτου Τεχνολογίας Υπολογιστών (Ι.Τ.Υ.) και Παν/μιου Πάτρας. Οργάνωση Εργαστηρίου Ψηφιακών Συστημάτων & Τηλεπικοινωνιών, Μέλος επιτροπής αξιολόγησης Μ.Ο.Π. Πληροφορικής, με τον καθηγ. Ν. Κανελλόπουλο.
- ◆ 9/88-12/88: *Συνεργάτης Ερευνητικού Προγράμματος*, ΕρευΝΑνάπτυξη ΑΕΑΒΕ, Αθήνα, για την 28η Διεθνή Ολυμπιάδα Σκακιού.

Διδακτική Εμπειρία:

- ΕΑΠ/ΠΛΣ51: *Βασικές εξειδικεύσεις σε Αρχιτεκτονική και Δίκτυα Υπολογιστών*, μεταπτυχιακό πρόγραμμα «Πληροφοριακά Συστήματα» στο Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ), 3 ακαδ. έτη (2004-2007).
- ΕΑΠ/ΠΛΗ21: *Ψηφιακά Συστήματα*, προπτυχιακό πρόγραμμα στο Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ), 3 ακαδημαϊκά έτη (2001-2004). Πρόταση και επίβλεψη 1 πτυχιακής εργασίας.
- ΑΠΘ/ΤΗΜΜΥ-ΑΥ: *Αρχιτεκτονική Υπολογιστών* (2 εξάμηνα, 3^ο έτος του προπτυχιακού προγράμματος στο Τμήμα Ηλ/γων Μηχανικών και Μηχ. Υπολογιστών του Αριστοτέλειου Παν/μιου Θεσ/κης (ΑΠΘ)),
- ΑΠΘ/ΤΗΜΜΥ-ΥΣ: *Υπολογιστικά Συστήματα*, 1 εξάμηνο, 1^ο έτος του προπτυχιακού προγράμματος στο Τμήμα Ηλ/γων Μηχανικών και Μηχ. Υπολογιστών του Αριστοτέλειου Παν/μιου Θεσ/κης (ΑΠΘ).
- CSD-3420: *Δίκτυα Επικοινωνίας Δεδομένων*, BSc Computer Sciences, CITY College, (Ανοιξη 2004). Αυτόνομη διδασκαλία, διαμόρφωση του προγράμματος διδασκαλίας, υλικού παρουσιάσεων, ασκήσεων, projects, εξετάσεων, κλπ. (2 αγγλόφωνα τμήματα).
- CSD-4420: *Ασύρματα Τηλεπικοινωνιακά Δίκτυα & Υπηρεσίες*, MSc Software Engineering & Telecommunications, CITY College, (Ανοιξη 2004). Αυτόνομη διδασκαλία, διαμόρφωση του προγράμματος διδασκαλίας, υλικού παρουσιάσεων, ασκήσεων, projects, εξετάσεων, κλπ. (1 αγγλόφωνο τμήμα).
- CSD-1400: *Αρχιτεκτονική Υπολογιστικών Συστημάτων*, BSc in Computer Sciences, CITY College, (Φθιν.2003). Αυτόνομη διδασκαλία, διαμόρφωση του προγράμματος διδασκαλίας, υλικού παρουσιάσεων, ασκήσεων, projects, εξετάσεων, κλπ. (1 ελληνόφωνο και 2 αγγλόφωνα τμήματα).
- CSD-4410: *Ψηφιακές Επικοινωνίες & Δίκτυα Υπολογιστών*, MSc in Software Engineering & Telecommunications, CITY College, (Φθιν.2003). Αυτόνομη διδασκαλία, διαμόρφωση του

- προγράμματος διδασκαλίας, υλικού παρουσιάσεων, ασκήσεων, projects, εξετάσεων, κλπ. (1 αγγλόφωνο τμήμα).
- Συμβουλευτικά μαθήματα (tutorials) για τους πρωτοετείς φοιτητές, (10 μαθήματα ανά εξάμηνο ανά τμήμα, 2 εξάμηνα, 2 τμήματα ανά εξάμηνο).
 - Πρόταση και επίβλεψη 4 μεταπτυχιακών διατριβών και 7 πτυχιακών εργασιών φοιτητών του CITY College. Κύριος Εξεταστής (2nd Examiner) σε 2 μεταπτυχιακές διατριβές και 6 πτυχιακές εργασίες.
 - Προσκεκλημένες διαλέξεις (1.5h) στο μεταπτυχιακό πρόγραμμα του CITY College (MSc in Information Systems) (14/2/2004) με θέματα: “WAN Technologies – Protocols”, “Internetworking P”, “Internetworking IP”.
 - Προσκεκλημένη διάλεξη (2.5h) για το προπτυχιακό μάθημα “BSc, Contemporary Topics” του CITY College, με θέμα: “OASIS: A Real-Time Electronic Trading System”.
 - Διασύνδεση Μικροϋπολογιστικών Συστημάτων : 3 εξάμηνα, 2 προσκεκλημένες διαλέξεις ανά εξάμηνο, Τμ. Μηχ. Η/Υ & Πληροφ. Παν/μίου Πατρών, (1997-2000).
 - ECE-353: Εισαγωγή σε Συστήματα Μικροεπεξεργαστών, 4 εξάμηνα, διδασκαλία, ώρες γραφείου για τους φοιτητές, προετοιμασία και βαθμολόγηση ασκήσεων και διαγωνισμάτων.
 - ECE-315: Εισαγωγικό Εργαστήριο Μικροεπεξεργαστών, 4 εξάμηνα, διδασκαλία, βοήθεια και επιτήρηση στο εργαστήριο, ώρες γραφείου για τους φοιτητές, προετοιμασία και βαθμολόγηση διαγωνισμάτων.
 - ECE-352: Εισαγωγή στα Ψηφιακά Συστήματα, 1 εξάμηνο, ώρες γραφείου.
 - ECE/CS-752: Προηγμένη Αρχιτεκτονική Υπολογιστών I, 1 εξάμηνο, ώρες γραφείου για τους φοιτητές, βαθμολόγηση ασκήσεων, διαγωνισμάτων και projects.
 - ECE/CS-757: Προηγμένη Αρχιτεκτονική Υπολογιστών II, 2 εξάμηνα, ώρες γραφείου για τους φοιτητές, βαθμολόγηση ασκήσεων, διαγωνισμάτων και projects.
 - CS-132: Χρήση Υπολογιστών, 6 εξάμηνα, διδασκαλία, ώρες γραφείου για τους φοιτητές, προετοιμασία και βαθμολόγηση ασκήσεων και διαγωνισμάτων.
 - Εργαστήριο Μικροϋπολογιστών: 2 εξάμηνα, διδασκαλία, ώρες γραφείου για τους φοιτητές, προετοιμασία και βαθμολόγηση ασκήσεων και διαγωνισμάτων, (Τμ. Μηχ. Η/Υ & Πληροφορικής, Παν/μίου Πατρών).
 - Mentor Graphics: 3 εξάμηνα, εκπαιδευτικές διαλέξεις για ψηφιακό σχεδιασμό και προσομοίωση με τη χρήση του λογισμικού πακέτου Mentor Graphics (tm).
 - “Teaching Improvement Program”: 2 εκπαιδευτικές διαλέξεις για τη χρησιμοποίηση του web, email, ftp, κλπ. σαν εργαλεία για την υποστήριξη της εκπαιδευτικής διαδικασίας και της απόστασης εκπαίδευσης (Univ. of Wisconsin-Madison).

Διακρίσεις:

- ❖ 12/06: Βραβείο 2^{ης} μεγαλύτερου βαθμού πτυχίου (9,51) του Τμ. Μηχανικών Η/Υ & Πληροφορικής του Παν. Πατρών, για την περίοδο 1981-2006.
- ❖ 9/02: IEEE Senior Member (στο 7% των ~377.000 IEEE Members).
- ❖ 3/04: “Certificate of Appreciation for Ten-Year Membership”, IEEE Communications Society.
- ❖ 2/00: Βραβείο Καλύτερου Ερευνητή (EM4, ITY).
- ❖ 2/00: Έπαινος για επιτυχή εγκατάσταση του ΟΑΣΗΣ, (Ομάδα Τεχνικής Στήριξης ΧΑΑ, ITY)
- ❖ 7/94: Βραβείο Καλύτερης Δημοσίευσης για Συγγραφείς κάτω των 30 ετών, Διεθνές Συνέδριο PARLE-94, Αθήνα.
- ❖ 9/93-5/94: Vilas Fellowship, ανταγωνιστική υποτροφία, με βάση την ακαδημαϊκή επίδοση.
- ❖ 1/96, 9/95, 1/95, 9/94: 4 Βραβεία για Ακαδημαϊκή Επίδοση, Πρόγραμμα Τεχνικής Ανάπτυξης, τμήμα Engineering Professional Development, College of Engineering, UW-Madison.
- ❖ 9/88-5/89: Υποτροφία Ιδρύματος Μποδοσάκη.
- ❖ '83-'87: 4 Υποτροφίες του (Ελληνικού) Ιδρ. Κρατικών Υποτροφιών (I.K.Y.).
- ❖ '84-'85, '85-'86, '87-'88: 3 Υποτροφίες του Τεχνικού Επιμελ. Ελλάδας (Τ.Ε.Ε.).
- ❖ '81-'82: Έπαινος από την Ελληνική Μαθηματική Εταιρεία (Ε.Μ.Ε.) για συμμετοχή και εξαιρετική επίδοση στον Πανελλήνιο Διαγωνισμό Μαθηματικών.
- ❖ '77-'83: 5 Βραβεία και 6 Αριστεία Γυμνασίου και Λυκείου.
- ❖ 1984: Πρώτο Βραβείο Πανελλήνιος Διαγωνισμός Λογισμικού περιοδικού "Computer Για Όλους".

Συμμετοχές - Δραστηριότητες:

- ✂ I.E.E. (*Institute of Electrical and Electronic Engineers*), Student Member (1991-1996), Member (1997-2002), Senior Member (2002-σήμερα).
- ✂ A.C.M. (*Association of Computing Machinery*), Student Member (1991-1996), Member (2002-σήμερα).
- ✂ B.C.S. (*British Computing Society*), μέλος από το 2004.
- ✂ A.M.S. (*American Mathematical Society*), μέλος 1998-2004.
- ✂ SIGMA-XI (*Τιμητική Επιστημονική και Ερευνητική Κοινότητα*), πλήρες μέλος από το 1996.
- ✂ T.E.E. (*Τεχνικό Επιμελητήριο Ελλάδας*), μέλος από το 1988.
- ✂ Π.Σ.Δ.Μ.Η.Υ.Π. (*Πανελλήνιος Σύλλογος Διπλωματούχων Μηχ. Η/Υ & Πληροφ.*), μέλος από 2002.
- ✂ E.Π.Ε. (*Ενωση Πληροφορικών Ελλάδας*), μέλος από το 2004.
- ✂ Σ.Ε.Α.Α.Π. (*Σύλλογος Ελλήνων Αποφοίτων Αμερικανικών Παν/μίων*), μέλος από το 1997.
- ✂ H.S.A.-U.W.M. (*Ελληνικός Φοιτητικός Σύλλογος του Παν/μιου του Wisconsin-Madison*), μέλος από το 1989 έως το 1996, Αντιπρόεδρος 1993-1994, 1994-1995, Πρόεδρος 1995-1996.
- ✂ U.W.- Alumni (*Σύλλογος Αποφοίτων του Παν/μιου του Wisconsin-Madison*) από το 1996.
- ✂ HKN (*Eta Kappa Nu, Αμερικανική Κοινότητα Μηχανικών*), φοιτητικό μέλος 1995-1997.
- ✂ Αντιπρόεδρος του Σωματείου Εργαζομένων του EAITY, από 11/2000 έως 3/2003.
- ✂ IEEE Technical Committee on Communications Switching & Routing (TCCSR) (member).
- ✂ IEEE Technical Committee on Computer Architecture (TCCA) (member).
- ✂ IEEE Technical Committee on Supercomputing Applications (TCSA) (member).

E&A Προγράμματα & Έργα:

- 📁 2/06-σήμερα: “*PLASTIC: Providing Lightweight and Adaptable Service Technology for pervasive Information and Communication: Beyond-3G Networks & Services*”, (FP6/IST), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 4/06-σήμερα: (Celtic) *TIGER: Together IP, GMPLS and Ethernet Reconsidered*, EU/FP6, συμμετοχή με την εταιρία Virtual-Trip.
- 📁 4/05-σήμερα: “*NoAH: European Network of Affined Hoeneypots*”, (FP6/IST), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 4/06-σήμερα: *MILTIADES: Multi-Layer Techniques for Attack Detection Systems*, (Πολυ-επίπεδες Τεχνικές για Συστήματα Ανίχνευσης Δικτυακών Επιθέσεων), (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 4/06-σήμερα: *ΤΑΛΩΣ: Ολοκληρωμένο Σύστημα Διαχείρισης Σεισμικών Κρίσεων*, (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 5/06-σήμερα: *ΣΩΡΑΝΟΣ: Ανάπτυξη και Τεχνολογική Διαχείριση μιας Θεματικής Βάσης Δεδομένων, για την Ιστορία της Ιατρικής και της Ιατρικής Δεοντολογίας*, (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 6/06-σήμερα: *ΠΑ-MHX: Μελέτη Βακτηριακών Παθογενετικών Μηχανισμών και Ανάπτυξη Υπολογιστικών Εργαλείων για Σχεδιασμό Αντιμικροβιακών Φαρμάκων*, (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 10/6-σήμερα: *HAVI: High Availability Mechanisms for Voice over IP (VoIP) Infrastructures*, (Υψηλής Διαθεσιμότητας Μηχανισμοί για VoIP Υποδομές (Voice over IP)), (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 4/05-σήμερα: *TraceHoney: Έρευνα της Ιχνηλασιμότητας στα Δίκτυα Εφοδιαστικής Τροφίμων: Ανάπτυξη πιλοτικού μοντέλου για τη διαχείριση της αλυσίδας μελιού στα στάδια της παραγωγής, επεξεργασίας & εμπορίας*, (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 10/06-σήμερα: *METATPO: Ολοκληρωμένο Σύστημα Πραγματικού Χρόνου για τη Διαχείριση Στόλου Φορτηγών Ψυγείων Διεθνών Μεταφορών Ευπαθών Τροφίμων*, (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 📁 1/05-σήμερα: “*ΕΣΤΙΑ: Μία ολοκληρωμένη πλατφόρμα ελέγχου ασφάλειας υπολογιστών και παροχής προστασίας στο Διαδίκτυο*”, (ΓΓΕΤ, ΕΠΑΝ), συμμετοχή με την εταιρία Virtual-Trip.







- 1/04-9/06: *SecSPeer: Secure and Scalable Peer-to-Peer Computing and Communication Systems*, (Ασφαλή και Κλιμακώσιμα Υπολογιστικά Συστήματα και Δίκτυα τύπου Peer-to-Peer), (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 6/04-3/06: “*Mobile-Vision: Διανομή video-ροής και τηλεοπτικού σήματος σε κινητά τηλέφωνα*”, (Πρόγραμμα “ΗΡΩΝ-Π”, ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 12/3-10/06: *ΕΝΟΣΙΣ: Ενιαίο ολοκληρωμένο σύστημα στήριξης αποφάσεων με ικανότητα έγκυρης και συνεχούς πληροφόρησης σε πραγματικό χρόνο για πολύτροπα συστήματα μεταφορών*, (ΓΓΕΤ), συμμετοχή με την εταιρία Virtual-Trip.
- 12/04-10/05: “*SES: Secure e-lection System*”, υλοποίηση συστήματος διεξαγωγής ηλεκτρονικών εκλογών μεγάλης κλίμακας, με έμφαση σε θέματα απόδοσης και ασφάλειας, συμμετοχή με την εταιρία Virtual-Trip.
- 7/04: “*SPU: Switched Processing Unit*”, εμπνευστής και συντονιστής πρότασης έργου FP6/IST/FET-Open/STREP, προϋπολογισμού ~2 εκ. ευρώ.
- 6/04-7/05: Ανάπτυξη Εκπαιδευτικού Διδακτικού Υλικού για το Ελληνικό Ανοικτό Πανεπιστήμιο (Webcasting: 3 ώρες για «ΠΛΗ21: Αρχιτεκτονική Η/Υ», 4 ώρες για «ΠΛΗ36: Σύγχρονα Δίκτυα και Υπηρεσίες» και «ΠΛΗ22: Βασικά Ζητήματα Δικτύων Η/Υ»). 30 ασκήσεις και 90 σελίδες hypertext για τις παραπάνω τρεις Θεματικές Ενότητες. Κριτικός αναγνώστης σε αντίστοιχο υλικό καθώς και σε διδακτικά βιβλία του ΕΑΠ.
- 2/03-7/03: Μέλος Ομάδας Έργου για την εκπόνηση τεχνικών προδιαγραφών και την αξιολόγηση προσφορών του διαγωνισμού για το «*Ολοκληρωμένο Πληροφοριακό Σύστημα Διαχείρισης Ειδήσεων*» του Αθηναϊκού Πρακτορείου Ειδήσεων (ΑΠΕ).
- 1/03-3/03: Μέλος Ομάδας Έργου για την εκπόνηση τεχνικών προδιαγραφών του συστήματος «*ΟΔΔΥ-net*» του Οργανισμού Διαχείρισης Δημόσιου Υλικού (ΟΔΔΥ).
- 12/02-3/03: Μέλος Ομάδας Έργου για την εκπόνηση του Εσωτερικού Κανονισμού Λειτουργίας του Ε.Α.Ι.Τ.Υ.
- 1/02-4/03: Υπεύθυνος έργου Τεχνικού Συμβούλου για την υλοποίηση του Επιχειρησιακού Σχεδίου Πληροφοριακής Ανάπτυξης Δήμου Αμαρουσίου.
- 7/03-8/03: Κριτική ανάγνωση για το διδακτικό βιβλίο του Ελληνικού Ανοικτού Πανεπιστημίου «*Δίκτυα Υπολογιστών II*» (Θ.Ε. ΠΛΗ-36, συγγρ.: Γ. Φούσκας).
- 5/02-6/02: Κριτική ανάγνωση για το διδακτικό βιβλίο του Ελληνικού Ανοικτού Πανεπιστημίου «*Βασικά Ζητήματα Δικτύων Η/Υ*» (Θ.Ε. ΠΛΗ-22, συγγρ.: Γ. Φούσκας).
- 9/01-1/02: Υπεύθυνος Έργου «*Εκπόνηση Επιχειρησιακού Σχεδίου Πληροφοριακής Ανάπτυξης Περιφέρειας Ιονίων Νήσων, 2000-2006*».
- 5/01-10/01: Μέλος Ομάδας Έργου «*Εκπόνηση Επιχειρησιακού Σχεδίου Πληροφοριακής Ανάπτυξης Υπουργείου Τύπου & Μέσων Μαζικής Ενημέρωσης, 2000-2006*».
- 1/01-7/01: Υπεύθυνος Έργου «*Εκπόνηση Επιχειρησιακού Σχεδίου Πληροφοριακής Ανάπτυξης Δήμου Αμαρουσίου, 2000-2006*».
- 4/00-5/00: Εισήγηση και εκπόνηση πρότασης FP5/IST-2000 “*ClosTI: Clos Terabit Interconnect*” για την υλοποίηση μεταγωγικής αρχιτεκτονικής (Clos, 256 Gbps). Consortium από 5 partners, (ITY prime contractor), προϋπολ. 3 MEuro.
- 2/00-3/00: Σχεδιασμός, ανάπτυξη και υποστήριξη web-site για το προϊόν *IONIZER*. (<http://www.ionizer.gr>).
- 1/00-10/01: Ομάδα Έργου «*BEATION*»: Βέλτιστη Απόδοση Παράλληλων Αρχιτεκτονικών σε Δίκτυα Υψηλών Ταχυτήτων για Εφαρμογές Εξυπηρετητών Υψηλών Επιδόσεων Video-on-Demand.
- 10/99: Έκθεση πραγματογνωμοσύνης “*Origin:Focus vs. GlobalSoft:Monopoly*”.
- 1/99-3/01: Ομάδα Έργου «*AIDMAN*»: Εφαρμογές Τηλειατρικής με χρήση δορυφορικών και επίγειων δικτυακών τεχνολογιών. (TenTelecom).
- 10/97-6/01: *Τεχνική στήριξη στο έργο ανάπτυξης του Ολοκληρωμένου Αυτόματου Συστήματος Ηλεκτρονικών Συναλλαγών (ΟΑΣΗΣ) του Χρηματιστηρίου Αξιών Αθηνών*, (ανάλυση προδιαγραφών και τεχνικός υπεύθυνος ελέγχων αποδοχής σε θέματα επικοινωνιών συστημάτων, δικτύων, ασφάλειας, απόδοσης, ανοχής σε σφάλματα. Μέλος επιτροπών αξιολόγησης και παραλαβής δικτυακού εξοπλισμού για το Δίκτυο Χρηματιστηριακών Συναλλαγών.
- 5/98-4/99: Σχεδιασμός και Ανάπτυξη (σε Delphi) Εφαρμογής Αρχαιοθέτησης Ιατρείου – Νοσοκομείου (ΑΡ.ΙΑ.Ν-2).

- 4/98-5/01: Σχεδιασμός και Ανάπτυξη (σε Delphi) Εφαρμογής IVR (Interactive Voice Response) Υπολογιστικής Τηλεφωνίας (CTI).
- 6/98-8/98: Μελέτη Αναβάθμισης του Αυτόματου Συστήματος Ηλεκτρονικών Συναλλαγών (ΑΣΗΣ) του ΧΑΑ.
- 10/97-1/98: Μελέτη Δικτυακής Διασύνδεσης Βαλκανικών Χρηματιστηρίων, (VSAT, VPN).
- 1/94-5/94: VLSI σχεδιασμός ενός chip μεταγωγής ATM για Δίκτυα Clos, (ECE-755, ομάδα 3 ατόμων).
- 9/93-1/94: Υβριδικό Ηλεκτρικό Οχημα (HEV), H/w & s/w προσομοίωση με υπολογιστή, μέλος της ομάδας Team Paradigm.
- 1/93-8/93: Παράλληλοι Αλγόριθμοι για αναγνώριση και ταξινόμηση DNA/γονιδίων/προτεϊνών, στα πλαίσια του GENOME Project.
- 9/92-5/93: Πραγματική προσέγγιση 7 σημείων για μοντελοποίηση του έσω αυτιού, Τμήμα Νευροφυσιολογίας, Ιατρική Σχολή, του Παν/μιου του Wisconsin-Madison.
- 9/89-12/90: Δημιουργία ενός Συστήματος Διαχείρισης Βάσεων Δεδομένων Γενικού Σκοπού, (CS-564, ομάδα 3 ατόμων).
- 9/88-12/88: Ασύρματη Παρακολούθηση Σκακιέρας με Υπολογιστή, ΕρευΝΑνάπτυξη ΑΕΑΒΕ, και Ι.Τ.Υ., για την 28η Διεθνή Ολυμπιάδα Σκακιού.
- '87-'88: ΑΡ.ΙΑ.Ν.: Ένα ευέλικτο Σύστημα Διαχείρισης Ιατρικής Βάσης Δεδομένων.

Ερευνα:

- ◆ 11/03-σήμερα: Μεταγωγικές Επεξεργαστικές Αρχιτεκτονικές (SPU: Switched Processing Unit), Ασφαλή Επικοινωνιακά Πρωτόκολλα, Υπολογιστικά Συστήματα για e-Εκλογές, Δίκτυα Επικοινωνιών B3G.
- ◆ 1/97-σήμερα: Μεταγωγικά Διασυνδεδετικά Δίκτυα Clos 3 σταδίων, Ευρυζωνικά Επικοινωνιακά Δίκτυα, ATM επικοινωνίες, Ηλεκτρο-οπτικές Αρχιτεκτονικές, Αρχιτεκτονικές Πολυμεσικών Εξυπηρετητών (Video-On-Demand), Αρχιτεκτονικές "Cluster of Workstations".
Ινστιτούτο Τεχνολογίας Υπολογιστών.
- ◆ 9/93-3/96: Μεταγωγικά Δίκτυα Clos 3 σταδίων, Ευρυζωνικά Επικοινωνιακά Δίκτυα, ATM επικοινωνίες. Υπεύθυνος καθηγ.: S. Chalasani.
- ◆ 9/92-5/93: Παράλληλη Επεξεργασία: Παράλληλοι αλγόριθμοι Divide & Conquer, παράλληλοι αλγόριθμοι για αναγνώριση και ταξινόμηση DNA/γονιδίων/προτεϊνών, στα πλαίσια του GENOME Project. Υπεύθυνος καθηγ.: S. Chalasani.
- ◆ 9/91-12/91: Κοινή Ιδεατή Μνήμη (Shared Virtual Memory, SVM) σε πολυεπεξεργαστικά συστήματα. Υπεύθυνος καθηγ. J.R. Goodman.
- ◆ 9/90-12/91: Ανάλυση απόδοσης πολυεπεξεργαστικών αρχιτεκτονικών Γενικευμένων Υπερ-πλεγμάτων (GHG), Παν/μιο του Wisconsin-Madison. Υπεύθυνοι καθηγ. G. Sohi, J.R. Goodman.
- ◆ 1/88-5/89: Σχεδιασμός πολυεπεξεργαστικών αρχιτεκτονικών τύπου Mesh και Torus, Παν/μιο Πάτρας. Υπεύθ. καθηγ. Ν. Κανελλόπουλος.

Εμπειρία:

-  Λειτουργικά Συστήματα: UNIX, Linux, DOS, MS-Windows, VMS.
-  Υπολογιστικά Συστήματα: HP-7xx, Sun-Sparkstations, PCs, CM-5 Supercomputer, κ.α.
-  Δικτυακά Συστήματα: Διαχείριση Δικτύων TCP/IP, Unix/Linux Networking.
-  Γλώσσες Προγραμματισμού: Pascal, Delphi, C, C++, Basic, Fortran, Assembly, HTML, Java.
-  Προγράμματα Εφαρμογών: LaTeX, Mentor Graphics, εργαλεία Web-design, κ.α.
-  Εξειδίκευση: Προσομοίωση με υπολογιστές, σχεδιασμός ψηφιακών συστημάτων, ανάλυση απόδοσης επικοινωνιακών συστημάτων, ασφάλεια δεδομένων.

Δημοσιεύσεις:

Σε Διεθνή Περιοδικά: (Μ.Ο. συγγραφέων = 1.43)

- ☞ F.K. Liotopoulos, “A Simulation Study of ‘Retreat FIFOs’ for the HoL Blocking Problem”, to appear in the Heterogeneous Networks (HetNets04) special issue Journal on Computer Networks, edited by D.D. Kouvatsos, (to be published in) 2006.
- ☞ F.K. Liotopoulos, “Split-Connection Rearrangeably Nonblocking Operation of 3-Stage Multirate Clos Networks”, *Computer Communications, Elsevier Science*, vol.25, issue 17, pp.1584-1595, Nov. 2002. (Revised CTI Tech. Rep. TR99-12-02).
- ☞ M.D. Logothetis and F.K. Liotopoulos, “A Batch-type, Time-true ATM network Simulator – Design for Parallel Processing”, *Int’l Journal of Communication Systems*, vol.15, issue 8, pp.713-739, Oct. 2002.
- ☞ W. Kabacinski and F.K. Liotopoulos, “Multirate Non-Blocking Generalised 3-Stage Clos Switching Networks”, *IEEE Trans. on Communications*, vol.50, no.9, pp.1486-1494, Sept. 2002. (CTI Tech. Rep. TR99-12-01).
- ☞ F.K. Liotopoulos, “Issues on Gigabit Switching, using 3-Stage Clos Networks”, *Journal of Informatica*, special issue on “*Gigabit Networking*”, vol. 23, no.3, pp.335-346, Sept.1999.
- ☞ F.K. Liotopoulos and S. Chalasani, “Semi-Rearrangeably Nonblocking Operation of Clos Networks in the Multirate Environment”, *IEEE Trans. on Networking*, vol.4, no.2, pp.281-291, Apr. 1996.
- ☞ F.K. Liotopoulos, “Sparse Generalized Hypergrids for Performance Scalability”, in “*Lecture Notes in Computer Science*”, vol. 817, pp.526-538, Springer-Verlag, 1994. [Awarded Best “young, single-author” paper award in the “PARLE-94 Conference on Parallel Architectures and Languages”, Athens, Greece, July 1994].

Σε Βιβλία: (Μ.Ο. συγγραφέων = 1.67)

- ☞ F.K. Liotopoulos, “Scalable, Electro-Optical Clos Switch Architectures”, invited Book Chapter, in the book “*Optical Switching / Networking and Computing for Multimedia Systems*”, edited by Guizani & Battou, ISBN: 0-8247-0707-9, published by Marcel Dekker, New York, 2002.
- ☞ F.K. Liotopoulos and S. Chalasani, “Strictly Nonblocking Operation of 3-stage Clos Switching Networks” (ext. ver.), in the book “*Performance Modelling and Evaluation of ATM Networks*”, vol. 2, edited by D. D. Kouvatsos, published by Chapman & Hall, London 1996.
- ☞ F.K. Liotopoulos and S. Chalasani, “Semi-Centralized Routing Algorithms for 3-stage Clos Networks”, in the book “*Performance Modelling and Evaluation of ATM Networks*”, pp.147-176, vol. 1, edited by D. D. Kouvatsos, published by Chapman & Hall, London 1995.



Σε Διεθνή Συνέδρια: (Μ.Ο. συγγραφέων = 1.86)

- ☞ F.K. Liotopoulos, T. Dagiuklas and V. Karypidou, “VoRTTeX: Evaluation of the perceived VoIP QoS by a third-party, using the E-Model”, in Proc. of the 3rd Int’l Conf. on the Performance Modeling and Evaluation of Heterogeneous Networks (HET-NETs '05), pp. P38/1-10, Ilkley, UK, July 2005.
- ☞ F.K. Liotopoulos, “Performance Modelling and Analysis of a Large-Scale e-Voting System”, in Proc. of the 3rd Int’l Conf. on the Performance Modeling and Evaluation of Heterogeneous Networks (HET-NETs '05), pp. P04/1-9, Ilkley, UK, July 2005.
- ☞ F.K. Liotopoulos, “Solid-Connection Rearrangeability for 3-Stage Clos Networks in the Multirate Environment”, in Proc. of the 3rd Int’l Conf. on the Performance Modeling and Evaluation of Heterogeneous Networks (HET-NETs '05), pp. P01/1-6, Ilkley, UK, July 2005.
- ☞ F.K. Liotopoulos, “Rearrangeable Optical Cross-Connects, based on a 3-Stage Clos Network with MOEMS”, in Proc. of the 3rd IASTED Int’l Conf. on Communication Systems and Networks (CSN 2004), Marbella, Spain, Sept. 2004.
- ☞ F.K. Liotopoulos, “RFIFO: Retreat FIFOs for the Head-of-Line Blocking Problem”, in Proc. of the 2nd Int’l Conf. on the Performance Modeling and Evaluation of Heterogeneous Networks (HET-NETs '04), pp. P6/1-7, Ilkley, UK, July 2004.
- ☞ F.K. Liotopoulos and G. Sklaventis, “Verifiable e-Voting for Trusted e-Elections”, in Proc. of Int’l Conf. on Internet, Processing, Systems and Interdisciplinaries (IPSI-2004), Sveti-Stefan, Serbia-Montenegro, Oct. 2004.

- ▣ F.K. Liotopoulos and M. Guizani, “Implementing Layer-2, Connection-Oriented QoS on a 3-stage Clos Switch Architecture”, CTI Tech. Rep. TR00-04-04, April 2000, in *Proc. IEEE Globecom 2002 Optical Networking Symposium*, Taipei, Taiwan, Nov. 2002.
- ▣ F.K. Liotopoulos, “A Terabit Electro-Optical Clos Switch Architecture”, *Proc. of the 2001 IEEE Workshop on High Performance Switching & Routing (HPSR 2001)*, pp.265-270, Dallas, TX, USA, May 2001.
- ▣ F.K. Liotopoulos and M.D. Logothetis, “Distributed Call Admission Control Implementation in 3-Stage Clos Networks”, *Proc. 12th IASTED Conf. on Parallel and Distributed Computing and Systems (PDCS 2000)*, vol.I, pp.201-207, Las Vegas, USA, November 2000.
- ▣ W. Kabacinski and F.K. Liotopoulos, “Continuous bandwidth, nonblocking, multirate switching in 3-stage Clos Networks”, *Proc. 5th IEEE Int’l Symposium on Computers and Communications (ISCC’2000)*, pp.488-493, Antibes, France, July 2000.
- ▣ W. Kabacinski and F.K. Liotopoulos, “Discrete bandwidth, nonblocking, multirate switching in 3-stage Clos Networks”, in *Proc. IEEE Int’l Conf. on Telecommunications (ICT’2000)*, pp.400-404, Acapulco, Mexico, May 2000.
- ▣ F.K. Liotopoulos, M. Houtzeos, P. Bayias and N. Kanellopoulos, “Performance Evaluation & Testing of a Real-Time Electronic Trading System”, in *Proc. 5th Int’l Conf. on Practical Software Quality Techniques (PSQT’00)*, Austin TX, USA, March 2000.
- ▣ D. Lioupis, F.K. Liotopoulos, A. Pipis, M. Smirli and N. Kanellopoulos, “Data Distribution and Network Interconnectivity on a Parallel VoD Server”, in *Proc. of the European Multimedia, Embedded Systems and Electronic Commerce Conference (EMMSEC ’99)*, Stockholm, Sweden, June 1999. (Proc. published in the book “*Business and Work in the Information Society: New Technologies and Applications*”, by Ios Pr, ISBN 9051994915, 1999).
- ▣ F.K. Liotopoulos, “A Modular, 160 Gbps ATM Switch Architecture for Multimedia Networking Support, based on a 3-Stage Clos Network”, in *Proc. 16th Int’l Teletraffic Congress (ITC-16)*, vol.3a, pp.529-538, Edinburgh, UK, June 7-11, 1999 (Proc. published in the book “*Teletraffic Engineering in a Competitive World*”, by Elsevier Science, ISBN 0444502688, 1999).
- ▣ F.K. Liotopoulos, “Simulator-Assisted Performance Evaluation of a High-Capacity 3-Stage Clos Network, used for Broadband ATM Switching”, *3rd IEEE Int’l Symposium on the Planning and Design of Broadband Networks (ISPDBN)*, pp.8/1-6, Quebec, Canada, Oct. 8-11, 1998.
- ▣ F.K. Liotopoulos, “A High-Capacity, Scalable, Video-on-Demand System Architecture, based on a 3-Stage Clos Network”, *18th IEEE Int’l Performance, Computing & Communications Conference, (IPCCC)*, pp.363-369, Phoenix / Scottsdale Arizona, USA, Feb. 1999.
- ▣ F.K. Liotopoulos and S. Chalasani, “Nonblocking Operation of Asymmetrical Clos Networks”, *23rd Int. Conference on Parallel Processing*, vol.I, pp.101-108, Chicago, Aug. 1994.
- ▣ F.K. Liotopoulos, “Exact Mean Value Analysis for Semi-Centralized ATM Routers”, *2nd IFIP Workshop on Performance Analysis of ATM Switches*, pp. 7/1-7/12, Bradford, UK, July 1994.
- ▣ F.K. Liotopoulos and S. Chalasani, “Analysis of the Strictly Nonblocking Operation of 3-stage Clos Switching Networks”, *3rd IFIP Workshop on Performance Analysis of ATM Switches*, pp.71/1-11, Bradford, UK, July 1995.
- ▣ F.K. Liotopoulos, “VLSI Support for Rearrangeability Control of 3-Stage Clos Switching Networks”, *2nd Int’l Workshop on High Speed Network Computing (HiNet’96)*, pp.73-80, Hawaii, USA, April 1996.
- ▣ C.D.Geisler, A. Bendre and F.K. Liotopoulos, “Time-Domain Modeling of a Nonlinear, Active Model of the Cochlea”, *Int’l Symposium on Biophysics of Hair Cell Sensory Systems*, pp.330-337, Paterswolde, Netherlands, June 1993.
















Τεχνικές Αναφορές & Άρθρα:

- ▣ F.K. Liotopoulos, “SPU: Switched Processing Unit”, CITY College, Technical Report, Feb. 2004.
- ▣ F.K. Liotopoulos, “Solid-Connection Rearrangeability for 3-Stage Clos Networks in the Multirate Environment”, CTI Tech. Rep. TR99-12-03, Dec. 2003.











-  F.K. Liotopoulos, M. Houtzeos, S. Retzekas, N. Karousos and N. Kanellopoulos, "Performance Analysis of a Distributed Call Admission Control Scheme for Parallel Video-on-Demand Servers", CTI Tech. Rep. TR2001-09-01, Sept. 2001.
-  "Το Πρόβλημα του 2000", άρθρο στην εφημ. "Το ΒΗΜΑ της Κυριακής", 9/8/98.

Αναφορές τρίτων σε δημοσιευμένες εργασίες: ≥ 20 .

Επιτροπές Συνεδρίων & Περιοδικών:

-  Editorial Board Member: Wireless Comms & Mobile Computing Journal (Wiley&Sons), (2001-).
-  Int'l Program Committee Member: 19th IASTED Int'l Conf. on Parallel and Distributed Computing and Systems (PDCS 2007), Cambridge, MA, USA, Nov. 2007.
-  Int'l Program Committee Member: Int'l Workshop on High Performance Switching and Routing (HPSR 2006), Poznan, Poland, 2006.
-  Int'l Program Committee Member: 18th IASTED Int'l Conf. on Parallel and Distributed Computing and Systems (PDCS 2006), Dallas, TX, USA, Nov. 2006.
-  Int'l Program Committee Member: 17th IASTED Int'l Conf. on Parallel and Distributed Computing and Systems (PDCS 2005), Phoenix, AZ, USA, Nov. 2005.
-  Session Chairman ("Optical Communications"): 3rd IASTED Int'l Conf. on Communication Systems and Networks (CSN 2004), Marbella, Spain, Sept. 2004.
-  Int'l Program Committee Member: 15th IASTED Int'l Conf. on Parallel and Distributed Computing and Systems (PDCS 2003), Marina del Rey, CA, USA, Nov. 2003.
-  Technical Program Committee Member: 2003 IEEE Int'l Conference on Communications (ICC 2003), Optical Networking Symposium, Anchorage, Alaska, USA, May 2003.
-  Int'l Program Committee Member: 15th ISCA Int'l Conf. on Parallel and Distributed Computing Systems (PDCS-ISCA 2002), Louisville, KY, USA, Sept. 2002.
-  Program Committee Member: 36th Annual Simulation Symposium (ANSS 2003), Orlando FL, USA, March, 2003.
-  Int'l Program Committee Member: 14th IASTED Int'l Conf. on Parallel and Distributed Computing and Systems (PDCS 2002), MIT, Boston, MA, USA, Nov. 2002.
-  Program Committee Member: 35th Annual Simulation Symposium (ANSS 2002), San Diego, USA, April, 2002.
-  Int'l Program Committee Member: 13th IASTED Int'l Conf. on Parallel and Distributed Computing and Systems (PDCS 2001), Anaheim CA, USA, Aug. 2001.
-  Program Committee Member: 34th Annual Simulation Symposium (ANSS 2001), Seattle, USA, April, 2001.
-  Int'l Program Committee Member & Session Chairman: 12th IASTED Int'l Conf. on Parallel and Distributed Computing and Systems (PDCS 2000), Las Vegas, Nov. 2000.

Κριτής σε Διεθνή Συνέδρια & Περιοδικά:

-  International Conference on Parallel Processing 1994, (ICPP-94).
-  High Performance Distributed Computing 1994, (HPDC-3).
-  IEEE-INFOCOM '95.
-  International Conference on Parallel Processing 1995, (ICPP-95).
-  High Performance Distributed Computing 1995, (HPDC-4).
-  International Conference on High Performance Computing 1995, (ICHPC-95).
-  International Conference on Network Protocols 1995, (ICNP-95).
-  "Performance Modelling and Evaluation of ATM Networks", vol. 2, book to be published by Chapman & Hall, (ATM-2, 1996).
-  Special Issue of the Journal of INFORMATICA on "Design Issues of Gigabit Networking" (INFORMATICA, 1999).
-  INFOCOM '99, Int'l Conference.

- ✍ GLOBECOM-99, Int'l Conference.
- ✍ Communications Magazine '99, featuring "Traffic Management & Switching for Multimedia".
- ✍ 12th Int'l Conf. on Parallel and Distributed Computing and Systems, (IASTED-PDCS 2000).
- ✍ 34th Annual Simulation Symposium, (ANSS 2001).
- ✍ 2001 IEEE Int'l Conference on Communications (ICC 2001).
- ✍ 13th Int'l Conf. on Parallel and Distributed Computing and Systems, (IASTED-PDCS 2001).
- ✍ Transactions of the Society for Computer Simulation International, special issue on "Modeling and Simulation Applications in Scheduling Multiprocessor Systems" (2001).
- ✍ 35th Annual Simulation Symposium, (ANSS 2002).
- ✍ 2002 IEEE Int'l Conference on Communications (ICC 2002).
- ✍ 14th Int'l Conf. on Parallel and Distributed Computing and Systems, (IASTED-PDCS 2002).
- ✍ 15th Int'l Conf. on Parallel and Distributed Computing Systems, (ISCA-PDCS 2002).
- ✍ 2003 IEEE Int'l Conference on Communications (ICC 2003), Optical Networking Symposium.
- ✍ 15th Int'l Conf. on Parallel and Distributed Computing and Systems, (IASTED-PDCS 2003).
- ✍ Communications Magazine '03, Anniversary Issue for the "50 Years of Clos Networks".
- ✍ Transactions on Communications, 2003.
- ✍ 2nd Int'l Conf. on the Perform. Modeling & Evaluation of Heterogeneous Networks (HET-NETs '04).
- ✍ Int'l Conf. and Journals on the Performance Modeling and Evaluation of Heterogeneous Networks, (HET-NETs '05), 2005.
- ✍ 17th Int'l Conf. on Parallel and Distributed Computing and Systems, (IASTED-PDCS 2005).
- ✍ Workshop on High Performance Switching and Routing, (HPSR 2006).
- ✍ 18th Int'l Conf. on Parallel and Distributed Computing and Systems, (IASTED-PDCS 2006).
- ✍ 19th Int'l Conf. on Parallel and Distributed Computing and Systems, (IASTED-PDCS 2007).

Διάφορα:

- ✂ **Έτος / Τόπος Γέννησης:** 3/5/1965, Κοζάνη.
- ✂ **Οικογενειακή Κατάσταση:** Έγγαμος, (από 20/9/2003). Όνομα συζύγου: Παρασκευή Καρυπίδου. Τέκνα: 1 αγόρι, (2/8/2006).
- ✂ **Στρατιωτική Θητεία:** Ολοκληρωμένη (16 μήνες, Οπλίτης Ι-1, Ειδικός Επιστήμονας), Σώμα Υλικού Πολέμου (ΣΥΠ). Βασική εκπαίδευση στο ΚΕΥΠ Λαμίας (3/96-6/96), λοιπή θητεία στο 33 ΤΥΠ/ΛΥΠ (6/96-1/97) και ΛΣ / 33 Μ/Κ ΤΑΞ (1/97-8/97), γραφείας 4ου ΕΓ / 33 Μ/Κ Ταξιαρχίας. (6/96-8/97). Έργα: Δημιουργία βάσης δεδομένων υλικών Ταξιαρχίας (σε ACCESS), εγκατάσταση δικτύου LAN στο 4ο ΕΓ.
- ✂ **Hobby:** Σχεδιασμός και υλοποίηση ψηφιακών συστημάτων, ανάπτυξη εφαρμογών λογισμικού (Delphi), Ενοποιημένη Υπολογιστική Τηλεφωνία (CTI).
- ✂ **Μουσική:** Μπουζούκι.
- ✂ **Αθλητισμός:** Volleyball (Intramural Competitive League, UW-Madison), πρωτάθλημα, Φθιν. 1992, Wado-Ryu Karate (επίπεδο "7th Kyu").

Συστάσεις:

Virtual Trip, Ltd.

- Δημήτρης Τσίγκος, (tsigos@vtrip.net), Διευθύνων Σύμβουλος.

Ελληνικό Ανοικτό Πανεπιστήμιο:

- Καθηγ. Αθανάσιος Σκόδρας, (skodras@eap.gr), Ακαδ. Υπεύθυνος τμ. Πληροφορικής.

Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης:

- Καθηγ. Γεώργιος Χασάπης, (chasapis@eng.auth.gr), τμ. Ηλ/γων Μηχανικών & Μηχ. Υπολογιστών.

CITY College:

- Mrs. Anna Sotiriadou, (sotiriadou@city.academic.gr), Head of Computer Science dept., CITY College.

Ερευνητικό Ακαδημαϊκό Ινστιτούτο Τεχνολογίας Υπολογιστών (EAITY):

- Καθηγ. Παύλος Σπυράκης, (spirakis@cti.gr), Δντής EAITY.
- Καθηγ. Αθανάσιος Τσακαλίδης, (tsak@cti.gr), Συντονιστής R&D EAITY,
- Επίκ. καθηγ. Νίκος Κανελλόπουλος, (kane@cti.gr), Παν/μιο Ιονίων Νήσων.

Ph.D. Thesis Supervisor:

- Assoc. prof. Suresh Chalasani, (Suresh.Chalasani@uwp.edu), Univ. of Wisconsin, USA.

Ερευνητικοί Συνεργάτες:

- Prof. Mohsen Guizani, (mguizani@cs.umich.edu), Western Michigan Univ, USA.
- Prof. Wojciech Kabaciński, (kabacins@et.put.poznan.pl), Poznań Univ. of Technology, Poland.
- Επίκ. καθηγ. Δημήτριος Λιούπης, (lioupis@cti.gr), EAITY.
- Αναπλ. καθηγ. Μιχάλης Λογοθέτης, (m-logo@wcl.ee.upatras.gr), Παν. Πατρών.